This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

PATENT ABSTRACTS OF JAPAN

(§1)Publication number:

04-022164

(43)Date of publication of application : 27.01.1992

(51)Int.CI.

H01L 27/04 H01L 23/34

(21)Application number : 02+127934

(71)Applicant: TOYOTA AUTOM LOOM WORKS

LTD

(22)Date of filing:

17.05.1990

(72)Inventor: MORI SHOGO

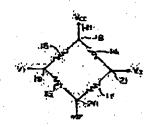
NONAKA YOSHINORI

(54) SEMICONDUCTOR DEVICE EQUIPPED WITH TEMPERATURE DETECTION FUNCTION (57)Abstract:

PURPOSE: To simplify a manufacturing process and to detect a temperature with high accuracy by a method wherein a resistance bridge, for temperature detection use, which is composed of a plurality of n+ type diffusion resistances, a plurality of polysilicon resistances and a plurality of electrodes is incorporated directly inside a semiconductor device.

CONSTITUTION: A p-type diffusion region 12 is formed in a prescribed region of an h-type semiconductor substrate 11; the whole surface on it is covered with an insulating film 13; and n+ type diffusion resistances 14, 15 are formed in two parts in the region 12 via a window 13a formed in the film 13. Polysilicon resistances 16, 17 are formed in two parts on the film 13. The resistances 14, 15 are formed so as to have the same temperature coefficient and the same resistance value; and the resistances 16, 17 are formed in the same manner. In addition, an electrode 18 is formed from one end of the resistance 14 to one end of the resistance 16; an





electrode 19 is formed from the other end of the resistance 16 to one end of the resistance 15: an electrode 20 is formed from the other end of the resistance 15 to one end of the resistance 17; and an electrode 21 is formed from the other end of the resistance 17 to the other end of the resistance 14. Thereby, a resistance bridge is constituted, a temperature can be detected with high accuracy and a manufacturing process can be simplified.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision

of rejection]
[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

⑲ 日本 �� 特許庁(JP)

⑩特許出顧公開

母公開特許公報(A) 平4-22164

愛知県刈谷市豊田町2丁目1番地

@Int. Cl. 5

識別記号

庁内整理番号

每公開 平成4年(1992)1月27日

H 01 L 27/04 23/34 27/04 H 7514-4M D 7220-4M R 7514-4M

審査請求 未請求 請求項の数 2 (全4頁)

60発明の名称

温度検出機能付半導体装置

②特 颐 平2-127934

❷出 顧 平2(1990)5月17日

@発明音

昌吾

爱知県刈谷市豊田町2丁目1番地 株式会社豊田自動権機

製作所内

宛発明者 野中

養 法

爱知県刈谷市豊田町2丁目1番地 株式会社豊田自動機機

製作所内

勿出 頗 人 株式会社を田自動総像

製作所

砂代 理 人 弁理士 大管 義之

un 4m 1

1. 発明の名称

温度核出模能付半等体签置

- 2. 特許請求の範囲
- 1) 温度検出用の抵抗プリッジを半導体装置内に 直接組み込んだことを特徴とする温度検出機能付 半導体装置。
- 2) 前犯抵抗プリッジは互いに温度係数の異なる 2種類の抵抗を用いて構成されることを特徴とする請求項1記載の温度検出機能付半導体装置。
- 3、発明の詳細な説明

(概 要)

本発明は、温度検出機能の付いた半導体装置において、高精度な温度検出機能を簡単に得られるようにするため、温度検出用の抵抗ブリッジを半導体装置内に直接組み込むことで、半導体装置の温度を直接に検出可能としたものである。

〔産業上の利用分野〕

本処明は、温度輸出機能の付いた半導体装置に

関するものであり、トランジスタやIC等の各種 半導体装置に適用可能である。

この理の温度検出機能析半導体装置は、整置が 装置自身の温度を検出し、この検出結果に基づい て、整置に減す電策中周囲温度等を制御すること により、主に装置の過熱保護を実現しようとする ものである。

(従来の技術)

従来、温度輸出機能付半準体装置としては、ポリシリコンダイオードを半導体装置に付加し、その温度特性を利用して温度輸出を行うようにしたものがある。その一例に係る質面構成を第5回に示す。

すなわち、何らかの半導体基置において、その半導体基板(著しくは半導体層)1の表面を置って形成されているシリコン酸化膜(SiOs)酸)等の絶益膜2上に、p・型のポリシリコン層3とn・型のポリシリコン層4を互いに隣接するように交互に形成することで、複数のpπ接合型ポリシリコンダイオードを選列に接続した構造を得る

ようにしたものである。

上記のようにゅ 型のポリシリコン B3と n 型のポリシリコン B4とからなるダイオードは、その地方向特性が温度に依存するため、その過度特性を利用して温度検出を行うことが可能である。
(発明が解決しようとする課題)

上記のようなポリンリコンダイオードは、例えば、不純物を含まないポリシリコン店を予め、形成し、その所定領域にマスクを介してp型とn型とnを設定の不純物を順次導入すること等により得られる。 ところが、特にその製造上の制理から、p、型ポリシリコン居4との境界にpn 在合を特度良く形成することは非常に困難である。

そのため、ポリシリコンダイオードの眼方向電 圧のぼらつきがどうしても大きくなってしまい、 温度検出を構度良く行うことが困難であるという 問題があった。

本発明は、上記後来の問題点に載みてなされた ものであり、その目的は、製造が音車で、かつ声

温度検出が可能となる。しかも、このようにブリッジ構成とすると上記のように大きな電圧変化が得られることから、ブリッジを構成する各抵抗の温度保致は比較的小さなものでも高精度の温度検出が可能である。

特に本発明では、このような抵抗ブリッジを半 連体装置内に直接組み込んだので、半導体装置の 進度を直接に検出でき、しかも健来のポリシリコ ンダイオードと異なり温度特性のばらつきがほと んどないことから、非常に高線度な温度検出が可 能となる。

しかも、このような無駄ブリッジは、従来のポリシリコンダイオードと比べると、P II 接合を形成する必要がないため、製造工程が非常に簡単になる。

(実 差 例)

以下、本発明の実施例について、図面を参照しながら観明する。

第1回は本発明の一変施例の平面図、第2回は そのA-A断面図、第3図はその回函図である。 特度な温度検出を可能にする温度検出機能付半導 は装置を提供することにある。

(製題を解決するための手段)

本発明の温度検出機能付半導体装置は、温度検 出用の抵抗ブリッジを半導体装置内に直接組み込 んだことを特徴とするものである。

温度検出用の抵抗ブリッジに使用される各抵抗 としては、正又は負の温度係数を持ち、半導体整 運内に直接形成できるものであれば、ポリシリコ ン抵抗、拡散抵抗等、各種のものを採用可能であ

(作 用)

一般に、抵抗(拡散抵抗、ポリシリコン抵抗等) は温度係数を持っているので、温度が変化すると 抵抗値も変化する。このような特性を利用するこ とにより、例えば抵抗に定電波を流し、抵抗の両 速に生じる電圧の変化を見れば、温度検出が可能 となる。

複数の抵抗をブリッジ構成にした場合は、一股 と大きな電圧変化が得られるので、より高特度な

本実施例は、拡散抵抗とポリシリコン抵抗を用いて構成した抵抗ブリッジを、半導体装置内に直接形成したものである。

すなわち、第1回及び第2回に示すように体 理半導体素子等の形成されている n型半導体を 11の所定領域に、p型拡散域12を形成数 たの上の全面を酸化シリコの絶縁度13に形成数 の上の全面を酸化シリコの絶縁度13に形成 の上の全面を酸化シリコの絶縁度13に形成 の上の全面を を取り、この絶縁度13に形成 でででする。 なが、型拡散では、2つの n・型拡散に、 17を形成する。 20回 17を形成しての 17を持つように 17を持つように 17を持つように 17を持つよう。 17を持つように 17を持つよう。 17を持つよう。 17を持つよう。 17を持つよう。 17を持つよう。 17を持つように 18にように 18によう 18によ

更に、n・型拡散無抗14の一端からポリシリコン抵抗16の一端にかけて電極18を形成し、ポリシリコン抵抗16の他端からn・型は敗低抗15の一幅にかけて電極19を形成し、n・型拡散抵抗15の他端からポリシリコン抵抗17の一

端にかけて包匿20を形成し、ポリシリコン抵抗 17の他始からn・型拡散抵抗14の他端にかけ て電極21を形成する。そして、例えば電極18 をVcc端子として、包種20を接地端子として、 電極19、21を出力電圧取り出し端子として使 用する。これにより、第3週に示すような抵抗ブリッジが構成される。

上記構成からなる狂気ブリッジを用いることに より、以下のようにして温度検出を行うことがで さる。

まず、 V_{ce} 案子から定電號2i を入力する。ここで、電極19、21 の出力電圧を V_1 、 V_2 とする。常温(T=25 T)において、ブリッジを構成する 4 個の抵抗14、15、16、17 の全ての抵抗値が等しく尺となるようにすると、常温では $V_1-V_2=0$ となる。

ところで、n・型拡散抵抗14、15は正の温度保数αを、ポリシリコン抵抗16、17は負の温度保数βを持っている。このようにn・型拡散抵抗14、15とポリシリコン抵抗16、17の

としたり、或いは任意の温度の前後でΔ V の正、 食を反転させることが可能なので、温度検出の結 果を、このようなΔ V の明確な変化として外部回 数へ伝えることができる。

また、抵抗を用いる場合は、従来のポリシリコンダイオードと比べると、p n 接合を形成する必要がないため、製造工程が非常に簡単になるという利点もある。

なお、本実施例では正と食の温度保数を持つ2 組の抵抗を用いてブリッジを組んだが、その2組 の抵抗の温度保数が互いに違いさえずれば、全て の抵抗の温度保数が正又は食であってもよい。こ のようにした場合、正と食の温度保数の抵抗を組 み合わせた場合ほど大きな ムソはほられない。 それでも、温度変化ムTに応じた十分な大きされても、温度変化ムTに応じた十分な大きな か可能である。

また、第2回においては、ボリシリコン抵抗! 6、17を絶縁腰13上に形成したが、特性上同 題がなければ、どの箇所に形成してもよい。例え 温度保飲が異なることにより、温度が常温から Δ Tだけ変化すると、 $V_1 - V_2 = (\alpha - \beta) \Delta$ T i Rとなる。ここで、 Δ T > 0 の時に $V_1 - V_2$ > 0 であり、 Δ T < 0 の時に $V_1 - V_2 <$ 0 である。よって、 Δ V = V $_1 - V_2$ を測定することにより、温度を検出することができる。

本実施例によれば、抵抗ブリッジを半導体強置 内に直接形成したので、半導体装置の過度を直接 に検出でき、しかもこのような抵抗ブリッジを構 成する各抵抗には従来のポリシリコンダイオード と異なり温度特性のばらつきが生じないことから、 非常に高精度な湿度検出が可能となる。

しかも、正の温度保致を持つ抵抗(ロー型拡散 抵抗 1 4、 1 5)と食の温度保致を持つ抵抗(ポリッリコン抵抗 1 6、 1 7)とで抵抗プリッを 組んだので、各抵抗の温度保設が比較的小さを も、温度変化 Δ T に応じた大きな出力電圧 ムヤに 行うれ、よって、この Δ Y に基づき非常に高精度 な温度検出が可能となる。特に、このように抵抗 ブリッジを組んだ場合は、任意の温度で Δ Y = 0

にポリシリコン抵抗 1 6、 1 7 を n・ 型ポリシリコンで形成した場合は、第 4 図に示すように p 型拡散調鉱 1 2 上に直接形成することも可能である。

なお、本発明で使用する温度後出用の抵抗プリッジとしては、必ずしも、上述したような拡散抵抗やポリシリコン抵抗である必要はなく、各抵抗を形成する領域である半導体領域の特性等に応じ、各種材質からなる抵抗を適宜選択して形成可能である。

(発明の効果)

本発明によれば、温度検出用の抵抗ブリッジを 半事体装置内に直接組み込んだので、半導体装置 の温度を直接に検出でき、しかもこのような抵抗 は在来のポリシリコンダイオードと異なり温度特 性のばらつきがほとんどないことから、高精度な 温度検出を実現することができる。

しかも、抵抗ブリッジを組んだことにより、温度変化に応じて非常に大きな電圧変化が得られるので、極めて高精度な温度検出が可能となる。

更に、このような抵抗プリッジは、従来のポリ

シリコンダイオードと比べると、pn接合を形成 する必要がないため、非常に簡単に製造できる。

4. 図面の色単な製剪

第1回は本発明の一実施制の平面図、

第2回は第1回におけるA-A藪面図、

第3回は上記実施例の回路図、

第4回は本発明の他の実施例の断面図、

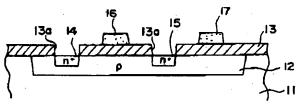
第5回は従来の温度検出機能付半導体装置の要 多断面図である。

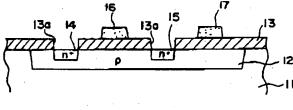
14、15···n 型拡散抵抗、

16、17・・・ポリシリコン抵抗、

18、19、20、21---電極.

第一图





第5数

